◎ 公開実用新案公報(U) 昭60-192033

@Int_Cl_4

識別記号

庁内整理番号

❸公開 昭和60年(1985)12月20日

G 06 F 3/03 G 06 K 11/06 A-7622-5B 8320-5B

(全3頁)

審査請求 未請求

図考案の名称 手書き入力装置

②実 願 昭59-75881

20出 願 昭59(1984)5月25日

⑫考 案 者 佐藤

宗 一

東京都西多摩郡羽村町栄町3丁目2番1号 カシオ計算機

株式会社羽村技術センター内

⑩考 案 者 中 野

晴 美

東京都西多摩郡羽村町栄町3丁目2番1号 カシオ計算機

株式会社羽村技術センター内

⑪出 願 人

カシオ計算機株式会社

東京都新宿区西新宿2丁目6番1号

②代 理 人

弁理士 町田 俊正

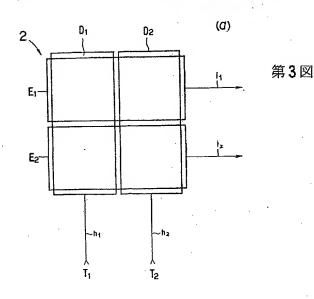
砂実用新案登録請求の範囲

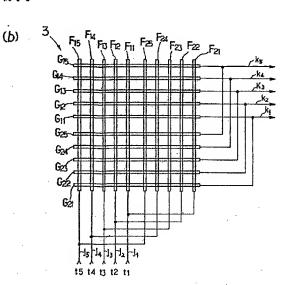
直交するように離間対向配置された複数電極を 順次パルスでサンプリング走査することにより入 力位置座標を検出する手書き入力装置に於て、複 数の直交領域が形成されるようにX方向及びY方 向に幅広電極を離間対向配置した第1の入力パネ ル部と、上記複数の直交領域内の夫々に複数の直 交部が対応位置するようにX方向及びY方向に幅 狭電極を離間対向配置した第2の入力パネル部と を重合すると共に、隣接する直交領域内の夫々対 応関係にある幅狭電極どうしを共通に接続したこ とを特徴とする手書き入力装置。

図面の簡単な説明

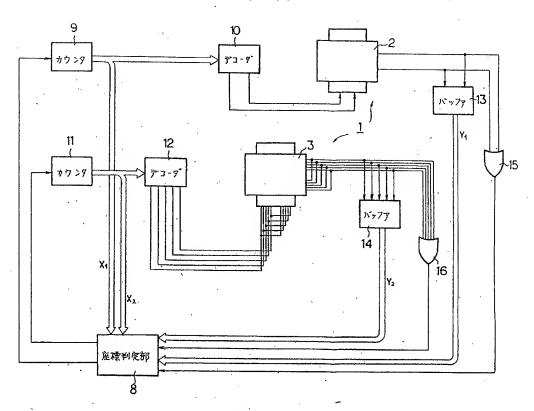
第1図~第4図は第1実施例、第5図は第2実 施例を示すもので、第1図は手書き入力装置の全 体回路図、第2図は手書き入力面1の分解斜視図、第3図は第1タツチパネル2と第2タツチパネル3の各電極の配置及び接続状態を示す平面図、第4図は第3図の各入力端子h1,h2,j1~j5に与えられる走査パルス信号の信号波形のタイムチャートを示す図、第5図は第2実施例の第1タッチパネル2と第2タツチパネル3の各電極の配置及び接続状態を示す平面図である。

1…手書き入力面、2…第1タツチパネル、3 …第2タツチパネル、4~7…シート、8…座標 伴定部、9,11…カウンタ、13,14…バツ フア、 D_1 , D_2 , F_{11} ~ F_{15} , F_{21} ~ F_{25} …入力電 極、 E_1 , E_2 , G_{11} ~ G_{15} , G_{21} ~ G_{25} …出力電極、 h_1 , h_2 , j_1 ~ j_5 …入力端子、 i_1 , i_2 , k_1 ~ k_5 …出力 端子。

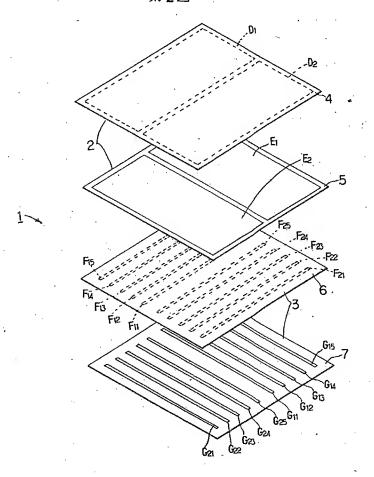




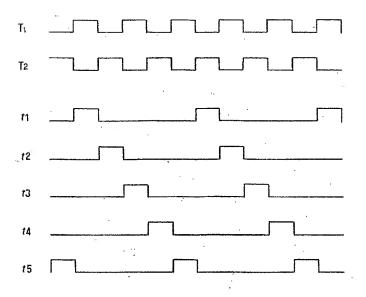
第1図



第2図

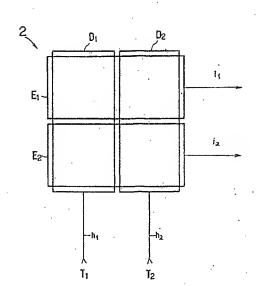


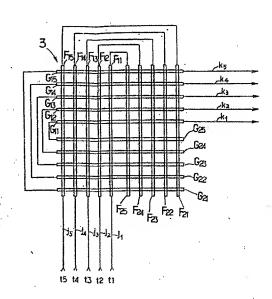
第4図



第5図

(a) (b)





公開実用 昭和60-/192033

⑲日本国特許庁(JP)

⑩実用新案出願公開

® 公開実用新案公報 (U)

昭60-192033

⑤Int.Cl.⁴

識別記号

厅内整理番号

母公開 昭和60年(1985)12月20日

G 06 F 3/03 G 06 K 11/06

A-7622-5B 8320-5B

審査請求 未請求 (全 頁)

図考案の名称 手書き入力装置

②実 願 昭59-75881

❷出 願 昭59(1984)5月25日

贸考 案 者 佐藤

宗 ~

晴 美

東京都西多摩郡羽村町栄町3丁目2番1号 カシオ計算機

株式会社羽村技術センター内

砂考 案 者 中野

東京都西多摩郡羽村町栄町3丁目2番1号 カシオ計算機

株式会社羽村技術センター内

②出 願 人 カシオ計算機株式会社

够代 理 人 弁理士 町田 俊正

東京都新宿区西新宿2丁目6番1号

1. 考案の名称

手書き入力装置

2. 実用新案登録請求の範囲

直交するように離間対向配置された複数電極を 順次パルスでサンプリング走査することにより入 力位置座標を検出する手書き入力装置に於て、Y 数の直交領域が形成されるようにX方向及びY の直交領域が形成されるようにX方向及びY のに幅広電極を離間対向配置した第1の入力の を発表するようにX方向及びY方向 交になが対応位置するようにX方向及びY方向に 交になる解決でで、 変にある幅決でで、 を特徴とする手書き入力装置。

3. 考案の詳細な説明

(考案の技術分野)

本考案は直交するように離間対向配置された複 数電極を順次パルスでサンブリング走査すること

公開実用 昭和60-√192033

により入力位置座標を検出する方式の手書き入力 装置に関する。

〔 従来技術 〕

〔従来技術の問題点〕

この感圧式のものは、静電結合式や電磁結合式 のものに比べて特殊な回路を必要とせず、LSI (大規模集積回路)で直接駆動できる利点はある ものの、分解能を上げるためには行極数を多くし なければならず、そのためLSI側の入出力端子数も増大して高価なものになつてしまうという問題点があつた。

〔考案の目的〕

本考案は上記した事情に鑑みて成されたもので、 その目的とするところは分解能を下げることなく、 入出力端子数を少なくした手書き入力装置を提供 することにある。

(考案の要点)

この目的を達成するため、本考案は第3図(a)に示すような幅広の電極が直交するように配置された第1の入力パネルに対し、同図(b)に示すまっな幅狭の電極が直交することに置いるとにより、幅というな幅をである。を共通に接続してった。本考案は第3図(a)に対し、同図(b)にに対し、同図(b)にに対し、第3図(b)に示すように幅狭の電極の違道位置で細かい位置を特定にるの電極の違道位置で細かいなった。を要はとするものである。

公開実用 昭和60-√192033

〔第1実施例〕

以下本考案の第1実施例につき第1図~第4図 を参照して群述する。

第1図中1は手書き入力部であつて、第1タツ チパネル2及び第2タツチパネル3が積層された 構成となつている。このうち上側の第1 タツチパ ネル2は第2図に示すように、厚さ0.1 ##ほどの ポリエステルフイルムからなるシート4の下面及 びシート5の上面に導電性インクが印刷されるこ とにより幅の広い入力電極 D1、D2及び出力電 極EI、Ezが平行に形成され、この入力電極D i、D₂ と出力電極 E₁ 、E₂ とが直交してマト リクス構造となるように、間に細かいガラス粒子 等をスペーサ(図示せず)として介在させて重合 されている。また下側の第2タツチパネル3も同 じ構成であるが、上記幅の広い電極 D1 ~ E2 に 対して充分に幅の狭い入力電極 F11~F15、F21 ~F₂₅、及び出力電極 G₁₁~G₁₅、 G₂₁~G₂₅が 形成されており、これらの電極はDiに対しFii ~F₁₅が、D₂ に対しF₂₁~F₂₅が、E₁ に対し

Gii~Gisが、Ezに対しGzi~Gzsがそれぞれ 重なるように構成されている。このように、本実 施例では粗い第1タッチパネル2は2×2、細か い第2タツチパネル3は10×10のマトリクス 構造としているが、実際はもつと電極が多い構造 となっており、説明の都合上簡略化してある。この ため手書き入力面1は第1タッチパネル3でこの の4つのエリアに分割され、第2タッチパネル3でこの 分割されることになり、押圧位置が第1タッチパネル3でさらに細かく特定されることになる。

公開実用 昭和60-/192033

このように構成されるタッチパネル 2、3の押圧位置を検出する回路は第1図に示すように構成され、タッチパネル 2、3以外は1つのLSIとして構成されている。また第1図中8は、押圧位置の座標を判定する座標判定部であり、この座標判定部8から2進のカウンタ9には駆動信号が与えられてカウント動作が行われる。このカウントデータはデコーダ10でデコードされ、第4図に示すように互いに位相の180°ずれた走査パルス信号T1、T2として、上記タッチパネル 2の入力端子 1、 12に供給される。ボネル 2の入力端子 1、 12に供給される。

た、上記座標判定部8から5進のカウンタ11に は駆動信号が与えられてカウント動作が行われる。 このカウンタ11のカウントデータはデコーダ1 2でデコードされ、第4図に示すように順次位相 のずれた走査パルス信号 t, t, t, t, 、 t。として、上記タツチパネル3の入力端子j, ~j。に供給される。

上記カウンタ9のカウントデータは、上記入力電極 D1、D2のうちいずれが走査中であるかを示す X1 座標データとして座標判定部 8 に与えられ、もう一方のカウンタ11のカウントデータは、上記入力端子 J1~J3に接続されたいずれの入力電極が走査中であるかを示す X2 座標データとして座標判定部 8 に与えられる。

上記走査パルス信号T₁、T₂、t₁、t₂、
t₃、t₄、t₅は第3図に示すように第1タッ
チパネル2の入力電極D₁、D₂に対しては、第
3図において左側の入力電極からT₁、T₂と与
えられていくが、第2タッチパネル3の入力電極
F₁₁~F₁₅、F₂₁~F₂₅に対しては、第3図にお

公開実用 昭和60-192033

いて反対の右側の入力電極からも』、t2、t3、 t,と与えられていき、両タツチパネル2、3の 入力電極の走査優先順位は逆となつている。これ は、入力電極Di、Diの2つにまたがつて押圧 した場合入力電極『エュ、『zsの2つにもまたがつ て押圧することになるが、同じ方向例えば左側か ら右側への優先順位とすると、第1タツチパネル 2は左側の入力電極 D, の方がオンされたものと され、第2タツチパネル3は左側の入力端子に接 続されている入力電極下スッがォンされたものとし て検知される。しかし、実際には入力電極 🗜 💵 は 入力電極 D 。の下にはなく、入力電極 F 25 と同じ 走査パルス信号が与えられ入力電極D」の下に位 置する入力電極下はがオンされたものと誤認され てしまうからである。これと同様の理由から、出 力電極 E₁ 、E₂ 、G₁₁~G₁₅、G₂₁~G₂₅のう ち2つにまたがつて押圧して2つの出力信号が同 時に出力した場合にも、後述するバツファ13、 14にオン信号がとり入れられる優先順位は、第 3図に示すように第1タツチパネル2では図示上 側から、第2タツチパネル3では図示下側からというように逆となつている。

この第1タッチパネル2の出力端子11、12より出力される出力信号はバッファ13に入力されて記憶され、このバッファ13に記憶がオナンコータは出力電極 E1、E2のうちどちらがおおったかを示すY1 座標データとして座標 2タッチパネル3の出力に B1 でより出力され、このバッファ14に 子よ1でよ。より出力に され、このバッファ14に 子は1で入力されて記憶され、このバッファ14に 記憶されたデータは出力端子よ1でよ。に接続す Y2に できれての出力電極がオンされたかを示す 2を標データとして座標判定部8に与えられる。

また上記第1タッチパネル2の出力端子11、 12より出力される出力信号はオアゲート15を 介して押圧検出信号として座標判定部8に与えられ、第2タッチパネル3の出力端子よ1~ks より出力される出力信号もオアゲート16を介しる り出力される出力信号もオアゲート16を介しる 押圧検出信号として座標判定部8に与えられた 座標判定部8はこれら押圧検出信号が与えられた

公開実用 昭和60-√192033

際に、カウンタ9、11からのX:、X:座標データをとり込み、このカウンタ9、11からのX:、X:座標データとパツフア13、14からのY:、Y:座標データとに基づいて押圧位置を判定する。

次に本実施例の動作につき第 4 図のタイムチャートをもとに説明する。

*2、F₁sとF₂s ······F₁sとF₂5の順に第3図において右側から走査されていく。

そして、手書き入力面1の1点例えば電極 F12 とGisの交差点付近を指や触針等で押圧すると、 この交差点は第1タッチパネル2の電極DiとEi の交差するエリアに当たるから、両電極DiとEn が接触導通して入力電極DIに与えられている走 査パルス信号Tiが出力電極Eiを経て出力端子 11 より出力され、パツファ13にプリセツトさ れて出力電極 E. のオンがあつたことを示す Y. 座標データとして座標判定部8に与えられる。こ の時カウンタ9からは入力電極 D. を走査中であ ることを示すX1 座標データも座標判定部8に与 えられており、座標判定部 8 はこの時の X1 座標 データをとり込む。このX₁、Y₁ 両座標データ により座標判定部8は、電極D, とE, が交差す るエリアに押圧位置が存在することをまず判別す る。

また同時に第2タッチパネル3では電極 F12と G13が接触導通して入力電極 F12に与えられてい

公開実用 昭和60- 192033

る走査パルス信号taが出力電極Gisを経て出力 端子k,より出力され、バツフア14にプリセツ トされて出力端子と。に接続された出力電極のオ ンがあつたことを示すYz座標 デーォとして座標 判定部8に与えられる。この時カウンタ11から は入力端子」2 に接続された入力電極を走査中で あることを示す X2 座標データも座標判定部 8 に 与えられており、座標判定部 8 はこの時の X₂ 座 標データをとり込む。このX2、Y2 両座標デー タにより座標判定部8は、入力端子」。に接続さ れた入力電極下12又は下22と、出力端子に、に接 続された出力電極 G18 又は G28 との交差点が押圧 されたことを判別する。このX、、Y、座標デー タだけでは押圧地点のデータは 4 つとなつてしま うが、上記 X₁、 Y₂ 座標 データで電極 D₁ とE₁ の交差エリアに特定されているから、結局押圧地 点はこのエリアに存在する電極 Fizと Gisの交点 ということになり、正確に押圧地点が特定される ことになる。

このように、電極 F11 と F21 、 F12 と F28 ……

F15とF25、G11とG21、G12とG22……G15とG25とを共通の端子に接続し端子数を減らして、同じ走査パルス信号が入出力するようにしても、押圧地点を正確に判定することができる。

また、出力電極 B」と B2 にまたがつて押圧し た場合は、出力電極正」と正、より走査パルス信 号が出力されるとともに、第2タッチパルス3の 出力電極 G11 と G25 を介して出力端子 k1 と k5 より走査パルス信号が出力される。この場合、パ ツファ13には出力電極 E1 の方の出力信号が優 先して取り入れられ、もう一方のバツファ14に は出力端子とこの方の出力信号が優先して取り入 れられるから、出力電極 Ei の上側又は Ei の下 側の位置と誤認されてしまうことがない。この場 合の優先順位はE2とksの方としてもよく、第 1 タツチバネル 2 と第 2 タツチパネル 3 と優先順 位が逆向であればよい。同じように入力電極Di とD₂ にまたがつて押圧された場合も、走査パル ス信号の印加優先順位が第1タッチパネル2と第 2 タッチパネル 3 と逆向となつているから、同じ

公開実用 昭和60- 192033

ような誤認が生じることはない。

(第2実施例)

第5図は第2実施例を示すものである。この第2実施例は第5図(b)に示すように、入力電極 F11とF25、F12とF24……F13とF21とをそれ ぞれ共通の入力端子J1、J2 ……J5 に接続して 内側どうし、外の とうしを共通に接続している。出力電極 G11~G15、G21~G25についても同様に 内側どうしゃ 外側 どうしを共通に接続している。他の第1タッチパネル2やその他の回路構成は第1実施例と全く同じ構成であるので、同一個所には同一符号を附してその説明を省略する。

本実施例によれば、二つの電極例えば E1 と E2 にまたがつて押圧した場合には、第 2 タッチパネル 3 では出力電極 G11 と G25を介して走査パルス信号が出力されるが、この出力電極 G11 と G25は出力端子 k1 に共通に接続されているから、 2 つの出力端子にまたがつて出力することがなく、従ってバッファ 1 4 への取り入れの優先順位を特に

考慮する必要がなくなる。このことは入力電極についても同様である。また、電極と電極とを共通に接続する場合、各電極の内側のものどうし、外側のものどうしを接続するから、各接続配線が交差することがなくなり、結線のためのスルーホールも不要となる等の利点がある。

公開実用 昭和60- 192033

〔考案の効果〕

4. 図面の簡単な説明

第1図~第4図は第1実施例、第5図は第2実施例を示すもので、第1図は手書き入力設置の全体回路図、第2図は手書き入力面1の分解斜視図、第3図は第1タッチパネル2と第2タッチパネル3の各電極の配置及び接続状態を示す平面図、第4図は第3図の各入力端子h1、h2、j1~js

に与えられる走査パルス信号の信号波形のタイム チャートを示す図、第5図は第2実施例の第1タ ツチパネル2と第2タツチパネル3の各電極の配 置及び接続状態を示す平面図である。

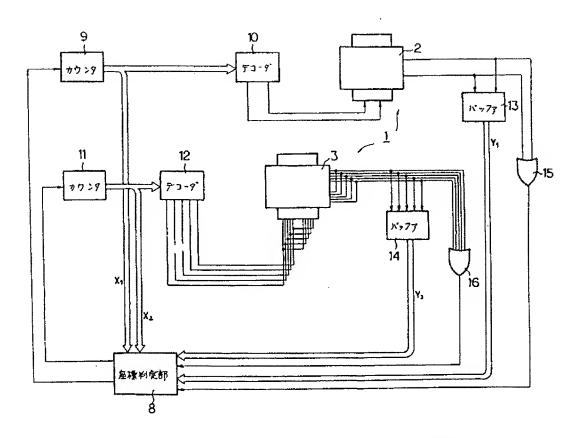
1 ……手書き入力面、2 ……第 1 タッチパネル、3 ……第 2 タッチパネル、4 ~ 7 ……シート、8 ……座標判定部、9、1 1 ……カウンタ、1 3、1 4 ……パツフア、D1、D2、F11~F15、F21~F25 ……入力電極、E1、E2、G11~G15、G21~G25 ……出力電極、h1、h2、j1~j5 ……入力端子、i1、i2、k1~k5 ……出力端子。

実用新案登録出願人 カシオ計算機株式会社

代理人 弁理士 山 田 靖 彦

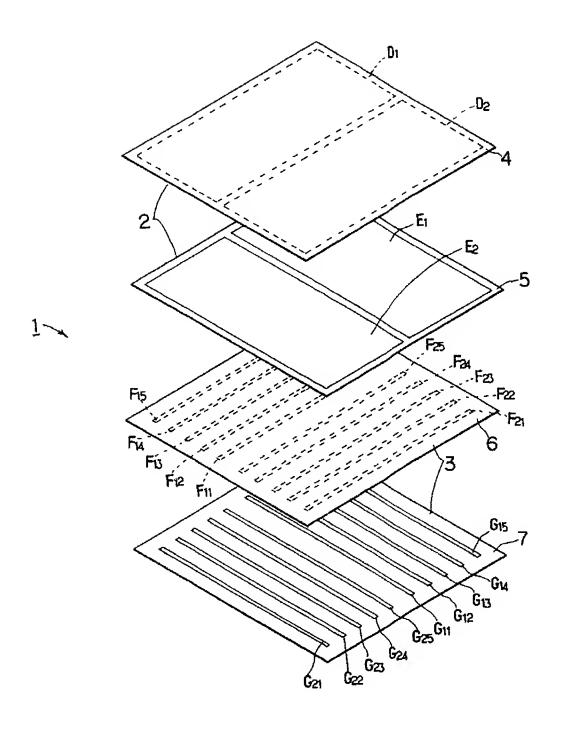
公開実用 昭和60-,192033

第 1 図



376

出願人 カシオ計算機株式会社が 代理人 弁理士 山田 瓊彦 実開60-192033

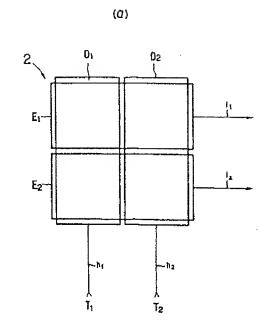


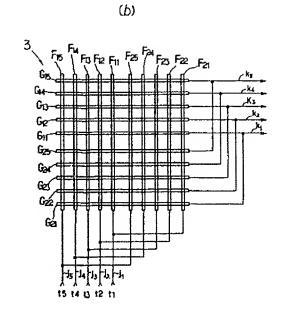
377

出願人 カシオ計算機株式会社 八代理人 弁理士 山田靖彦 実開60-192033

公開実用 昭和60-,192033

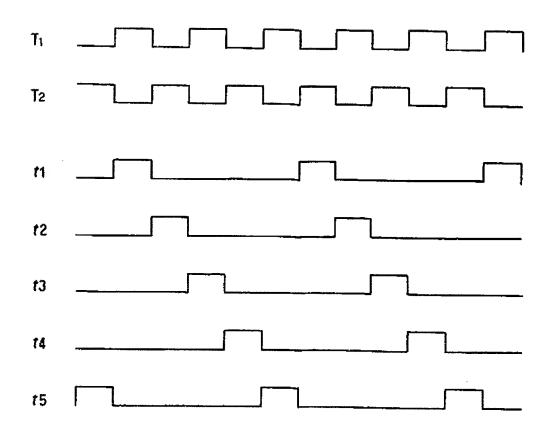
第 3 傚





378

出願人 カシオ計算機株式会社 代理人 弁理士 山田靖彦 実開60-19203.8

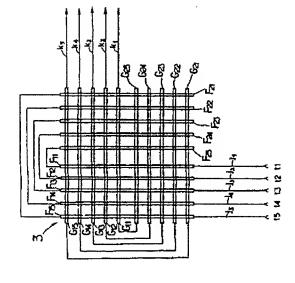


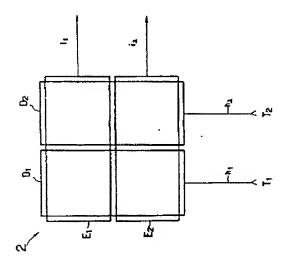
379

出願人 カシオ計算機株式会社 代理人 弁理士 山田靖彦 実開60-192033 第日の

9

g





380

出 駅 人 カシオ計算機株式会社 一代理 人 弁理士 山田 靖 彦 一

実開60-192033